

## PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2003-177685

(43)Date of publication of application : 27.06.2003

(51)Int.Cl.

G09F 9/40  
 G02F 1/133  
 G02F 1/1347  
 G09F 9/00  
 G09F 9/35  
 G09G 3/20  
 G09G 3/36  
 H04M 1/02

(21)Application number : 2002-231543

(71)Applicant : SEIKO EPSON CORP

(22)Date of filing : 08.08.2002

(72)Inventor : KURASHIMA TAKESHI  
 ENDO KATSUMA  
 SATO AKIRA  
 USHIKI TAKEYOSHI

(30)Priority

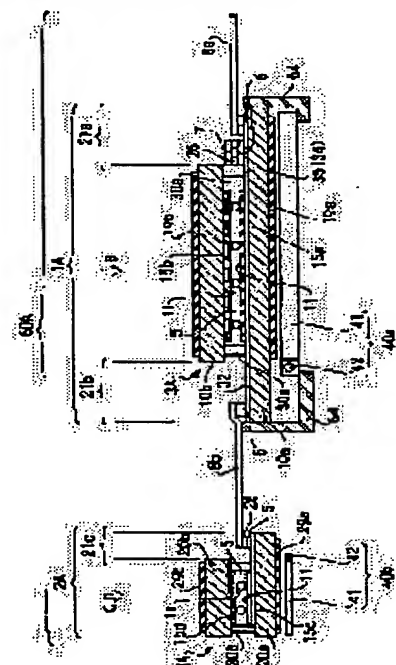
Priority number : 2001289008 Priority date : 21.09.2001 Priority country : JP

## (54) ELECTRO-OPTICAL PANEL, ELECTRO-OPTICAL DEVICE AND ELECTRONIC APPARATUS

(57)Abstract

PROBLEM TO BE SOLVED: To suppress power consumption at the time of driving a plurality of panels low in an electro-optical panel having the panels and the like.

SOLUTION: A liquid crystal device 60A has a main display 1A and a sub-display 2A. Then, signals are supplied from a drive circuit 7 to first electrodes 15a and second electrodes 15b included in the main display 1A and third electrodes 15c and fourth electrodes 15d included in the sub-display 2A. Moreover, some of first electrodes 15a of the main display 1A are electrically connected to the third electrodes 15c of the sub-display 2A.



## LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the  
 examiner's decision of rejection or application converted  
 registration]

[Date of final disposal for application]

[Patent number]

BEST AVAILABLE COPY

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19) 日本国特許庁 (J P)

## (12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2003-177685

(P2003-177685A)

(43) 公開日 平成15年6月27日 (2003.6.27)

| (51) Int.Cl. <sup>7</sup> | 識別記号  | F I           | テームト <sup>*</sup> (参考) |
|---------------------------|-------|---------------|------------------------|
| G 0 9 F 9/40              | 3 0 3 | G 0 9 F 9/40  | 3 0 3 2 H 0 8 9        |
| G 0 2 F 1/133             | 5 0 5 | G 0 2 F 1/133 | 5 0 5 2 H 0 9 3        |
|                           |       | 1/1347        | 5 C 0 0 6              |
| G 0 9 F 9/00              | 3 4 8 | G 0 9 F 9/00  | 3 4 8 Z 5 C 0 8 0      |
| 9/35                      |       | 9/35          | 5 C 0 9 4              |

審査請求 未請求 請求項の数20 O L (全 21 頁) 最終頁に続く

(21) 出願番号 特願2002-231543(P2002-231543)

(22) 出願日 平成14年8月8日(2002.8.8)

(31) 優先権主張番号 特願2001-289008(P2001-289008)

(32) 優先日 平成13年9月21日(2001.9.21)

(33) 優先権主張国 日本(J P)

(71) 出願人 000002369  
セイコーエプソン株式会社  
東京都新宿区西新宿2丁目4番1号

(72) 発明者 倉島 健  
長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内

(72) 発明者 遠藤 甲午  
長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内

(74) 代理人 100095728  
弁理士 上柳 雅彦 (外2名)

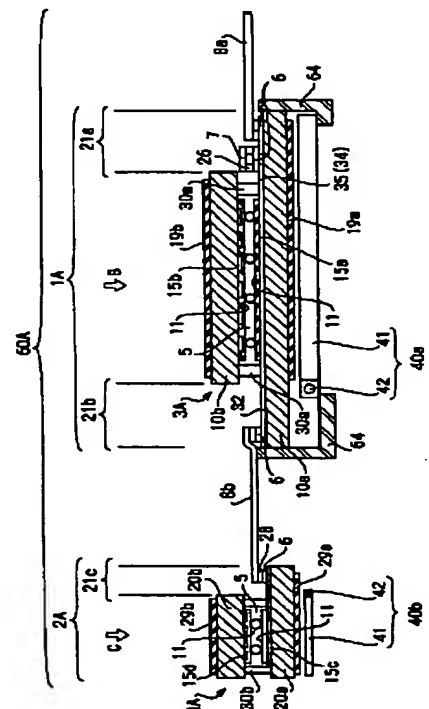
最終頁に続く

(54) 【発明の名称】 電気光学パネル、電気光学装置及び電子機器

## (57) 【要約】

【課題】 複数のパネルを有する電気光学パネル等において、それらのパネルを駆動する際の消費電力を低く抑える。

【解決手段】 液晶装置60Aは、メインディスプレイ1Aとサブディスプレイ2Aとを有する。メインディスプレイ1Aに配置される第1電極15a及び第2電極15b、並びにサブディスプレイ2Aに配置される第3電極15c及び第4電極15dには、駆動回路7から信号が供給される。メインディスプレイ1Aの一部の第1電極15aとサブディスプレイ2Aの第3電極15cとは電気的に接続される。



## 【特許請求の範囲】

【請求項 1】 第 1 パネルと、  
第 2 パネルと、  
前記第 1 パネル及び前記第 2 パネルを駆動する駆動回路とを有することを特徴とする電気光学パネル。

【請求項 2】 請求項 1 において、前記駆動回路は、前記第 1 パネルに実装されることを特徴とする電気光学パネル。

【請求項 3】 請求項 1 又は請求項 2 において、  
前記第 1 パネルは、前記駆動回路から信号が供給される第 1 電極が配置された第 1 基板と、前記駆動回路から信号が供給される第 2 電極が配置された第 2 基板とを有し、  
前記第 2 パネルは、前記駆動回路から信号が供給される第 3 電極が配置された第 3 基板と、前記駆動回路から信号が供給される第 4 電極が配置された第 4 基板とを有し、  
前記第 1 電極と前記第 3 電極とは電氣的に接続されることを特徴とする電気光学パネル。

【請求項 4】 請求項 3 において、前記第 1 基板と前記第 2 基板との間隙及び前記第 3 基板と前記第 4 基板との間隙には液晶が挟持されることを特徴とする電気光学パネル。

【請求項 5】 請求項 3 又は請求項 4 において、前記第 1 電極を介して前記駆動回路から前記第 3 電極へ信号が供給されることを特徴とする電気光学パネル。

【請求項 6】 請求項 3 から請求項 5 のいずれか 1 つにおいて、前記第 1 電極と前記第 3 電極とは可撓性配線基板を介して電氣的に接続されることを特徴とする電気光学パネル。

【請求項 7】 請求項 3 から請求項 6 のいずれか 1 つにおいて、前記第 1 電極及び前記第 3 電極はほぼ直線形状を有し、さらに、該第 1 電極及び該第 3 電極は互いにほぼ平行に配置されることを特徴とする電気光学パネル。

【請求項 8】 請求項 3 から請求項 7 のいずれか 1 つにおいて、前記第 1 パネルには、  
前記駆動回路と前記第 1 電極とを電氣的に接続する第 1 配線と、  
前記駆動回路と前記第 2 電極とを電氣的に接続する第 2 配線と、  
前記第 1 電極と前記第 3 電極とを電氣的に接続する第 3 配線と、  
前記駆動回路と前記第 4 電極とを電氣的に接続する第 4 配線とが配置されることを特徴とする電気光学パネル。

【請求項 9】 請求項 8 において、前記第 1 配線、前記第 2 配線、前記第 3 配線及び前記第 4 配線は、前記第 1 基板上に配置されることを特徴とする電気光学パネル。

【請求項 10】 請求項 3 から請求項 9 のいずれか 1 つにおいて、前記駆動回路は、  
前記第 1 パネルが表示される場合には前記第 4 電極への

信号の供給を停止し、  
前記第 2 パネルが表示される場合には前記第 2 電極への信号の供給を停止する機能を有することを特徴とする電気光学パネル。

【請求項 11】 請求項 1 から請求項 10 のいずれか 1 つに記載の電気光学パネルを有することを特徴とする電気光学装置。

【請求項 12】 請求項 11 において、複数の面をさらに有し、前記第 1 パネル及び前記第 2 パネルは、それぞれ、前記複数の面のうちの異なる面に配置されることを特徴とする電気光学装置。

【請求項 13】 請求項 11 又は請求項 12 に記載の電気光学装置を有することを特徴とする電子機器。

【請求項 14】 請求項 2 において、  
前記駆動回路は前記第 1 パネルの一边側に実装されてなり、  
前記第 2 パネルは、前記一边に対向する辺で前記第 1 パネルに接続されることを特徴とする電気光学パネル。

【請求項 15】 請求項 2 において、  
前記駆動回路は前記第 1 パネルの一边側に実装されてなり、  
前記第 2 パネルは、前記一边の隣辺で前記第 1 パネルに接続されることを特徴とする電気光学パネル。

【請求項 16】 請求項 2 において、  
前記駆動回路は前記第 1 パネルの一边側に実装されてなり、  
前記第 2 パネルは、前記一边で前記第 1 パネルに接続されることを特徴とする電気光学パネル。

【請求項 17】 請求項 3 において、前記第 1 電極及び前記第 3 電極は信号線であることを特徴とする電気光学パネル。

【請求項 18】 請求項 1 又は請求項 2 において、  
前記第 1 パネルは、前記駆動回路から信号が供給される第 1 電極が配置された第 1 基板と、前記駆動回路から信号が供給される第 2 電極が配置された第 2 基板とを有し、  
前記第 2 パネルは、前記駆動回路から信号が供給される第 3 電極が配置された第 3 基板と、前記駆動回路から信号が供給される第 4 電極が配置された第 4 基板とを有し、  
前記第 2 電極と前記第 4 電極とは電氣的に接続され、さらに前記第 2 電極及び前記第 4 電極は走査線であることを特徴とする電気光学パネル。

【請求項 19】 請求項 3 において、前記第 2 電極と前記第 4 電極とは電氣的に接続されることを特徴とする電気光学パネル。

【請求項 20】 請求項 1 又は請求項 2 において、  
前記第 1 パネルは、前記駆動回路から信号が供給される第 1 電極が配置された第 1 基板と、前記駆動回路から信号が供給される第 2 電極が配置された第 2 基板とを有

し、

前記第2パネルは、前記駆動回路から信号が供給される第3電極が配置された第3基板と、前記駆動回路から信号が供給される第4電極が配置された第4基板とを有し、

前記第1電極、前記第2電極、前記第3電極及び前記第4電極の各々は、独立して前記駆動回路に電気的に接続されることを特徴とする電気光学パネル。

#### 【発明の詳細な説明】

##### 【0001】

【発明の属する技術分野】本発明は、電気光学物質を内蔵するパネル構造体である電気光学パネル、電気光学物質を有する構造物である電気光学装置、及びその電気光学装置を用いて構成される電子機器に関する。

##### 【0002】

【従来の技術】電気光学パネルは1つのユニットとして市場に供給され得るパネル構造体である。この電気光学パネルにFPC (Flexible Printed Circuit) 等といった配線基板を装着すれば、その配線基板を通して外部回路から当該電気光学パネルへ信号や電源電圧を供給できる。また、この電気光学パネルに照明装置を付設すれば、当該電気光学パネルへ光を供給できる。

【0003】一般に、電気光学パネルは、配線基板や照明装置等といった付帯装置を含まない電気光学要素であると認識されることが多い。しかしながら、パネル構造体に配線基板や照明装置が装着された物が1つのユニットとして市場に供給されるのであれば、配線基板や照明装置等を含んだその物全体を1つの電気光学パネルと認識しても一向に差し支えない。

【0004】また、電気光学パネルが複数のパネル構造体を含むものであり、それらのパネル構造体が配線基板によって接続された状態で市場に供給されるのであれば、それら複数のパネル構造体を含んだ構造を1つの電気光学パネルとして認識することもできる。

【0005】次に、電気光学装置とは、電気光学物質を含んで構成されると共に携帯電話機等といった電子機器を構成する複数の構成要素のうちの1つとなり得る、あらゆる装置を言うものである。具体的には、電気光学パネルも1つの電気光学装置であり、電気光学パネルに配線基板を接続した物も1つの電気光学装置であり、電気光学パネルに照明装置を付設した物も1つの電気光学装置である。

【0006】さて、例えば電子機器として携帯電話機を考えた場合、最近では、折り畳み構造の携帯電話機が知られている。このような携帯電話機では、操作機能及び送話口を有するボディと、ディスプレイ機能及び受話口を有するボディとがヒンジによって接続されている。そして、ヒンジを中心として2つのボディが形成する角度を変えることができる。

【0007】この携帯電話機では、2つのボディを開い

た状態では、ディスプレイ表示を観察することができ、さらに、電話機として使用することができる。また、ボディを折り畳むことにより、電話未使用時に携帯し易いようにコンパクトな形状にすることができる。

【0008】さらに最近では、携帯電話機を折り畳んだ状態で着信相手やメールの受信や時刻等を確認できるようにするために、携帯電話機を開いた状態で観察可能なメインディスプレイの他に、着信相手等を表示するためのサブディスプレイを搭載する構造の携帯電話機、いわゆるダブルディスプレイ構造の携帯電話機が注目されている。

【0009】従来、このようなダブルディスプレイ構造の携帯電話機では、メインディスプレイとサブディスプレイとが異なる駆動回路によって駆動されて表示を行うようになっていた。

##### 【0010】

【発明が解決しようとする課題】しかしながら、上記のようにメインディスプレイとサブディスプレイとを別々の駆動回路で駆動する場合には、消費電力が高くなるという問題があった。特に、携帯電話機のような携帯型の電子機器においては、電源の容量を低く抑えたいという要求や、使用可能時間をできるだけ長くしたいという要求から、消費電力は低いことが望ましい。

【0011】本発明は、上記の問題点に鑑みて成されたものであって、複数のパネルを駆動する際の消費電力を低く抑えることを目的とする。

##### 【0012】

【課題を解決するための手段】(1) 上記の目的を達成するため、本発明に係る電気光学パネルは、第1パネルと、第2パネルと、前記第1パネル及び前記第2パネルを駆動する駆動回路とを有することを特徴とする。

【0013】この電気光学パネルによれば、第1パネルに供給される駆動信号の少なくとも一部を第2パネルに供給することができる。つまり、1つの駆動回路から第1パネルと第2パネルのそれぞれに共通の駆動信号を供給することができる。このため、第1パネル及び第2パネルのそれぞれを駆動するための駆動回路を別々に設ける必要がなくなる。この結果、消費電力を大幅に減少でき、さらに、部品点数が少なくなつてコストを低減できる。

【0014】(2) 上記構成において、前記駆動回路は前記第1パネルに実装することができる。こうすれば、駆動回路を位置不動に固定することができ、さらに、駆動回路を含んだ電気光学パネルが占めるスペースを減少できる。

【0015】(3) 上記構成の電気光学パネルにおいて、前記第1パネルは、前記駆動回路から信号が供給される第1電極が配置された第1基板と、前記駆動回路から信号が供給される第2電極が配置された第2基板とを有することができる。また、前記第2パネルは、前記駆

動回路から信号が供給される第3電極が配置された第3基板と、前記駆動回路から信号が供給される第4電極が配置された第4基板とを有することができる。そしてこの場合、前記第1電極と前記第3電極とは電氣的に接続することができるが望ましい。

【0016】この構成によれば、第1電極及び第3電極に対して駆動回路から共通の駆動信号を供給できる。

【0017】(4) 上記構成の電気光学パネルにおいて、前記第1基板と前記第2基板との間隙及び前記第3基板と前記第4基板との間隙には液晶を挟持することができる。こうすれば、電気光学パネルとして液晶パネルを構成できる。

【0018】(5) 上記構成の電気光学パネルにおいては、前記第1電極を介して前記駆動回路から前記第3電極へ信号を供給することができる。こうすれば、駆動回路から共通の駆動信号を供給できる。

【0019】(6) 上記構成の電気光学パネルにおいて、前記第1電極と前記第3電極とは可撓性配線基板を介して互いに電氣的に接続することができる。このことは、言い換えれば、第1パネルと第2パネルとを可撓性配線基板によって接続するということである。この場合、可撓性配線基板を折り曲げたり、あるいは適宜の形状にすることにより、第1パネルと第2パネルとの位置関係を所望の関係にすることができる。

【0020】(7) 上記構成の電気光学パネルにおいて、前記第1電極及び前記第3電極はほぼ直線形状を有することができ、さらに、該第1電極及び該第3電極は互いにほぼ平行に配置できる。こうすれば、第1電極と第3電極とをほぼ最短距離で電氣的に接続でき、それ故、両電極に共通して供給される駆動信号の遅延を抑えることができる。

【0021】(8) 上記構成の電気光学パネルにおいて、前記第1パネルには、前記駆動回路と前記第1電極とを電氣的に接続する第1配線と、前記駆動回路と前記第2電極とを電氣的に接続する第2配線と、前記第1電極と前記第3電極とを電氣的に接続する第3配線と、前記駆動回路と前記第4電極とを電氣的に接続する第4配線とを配置することができる。このように、各電極と駆動回路とを接続する配線を設けることにより、駆動回路から共通の駆動信号を供給することができる。

(9) 上記構成の電気光学パネルにおいて、前記第1配線、前記第2配線、前記第3配線及び前記第4配線は、前記第1基板上に配置することができる。このように各配線を一方の基板上に配置すれば、駆動回路と各電極との接続を一方の基板上で一括して行うことができる。

【0022】(10) 上記構成の電気光学パネルにおいて、前記駆動回路は、前記第1パネルが表示される場合には前記第4電極への信号の供給を停止し、前記第2パネルが表示される場合には前記第2電極への信号の供給を停止する機能を有することができる。こうすれば、

未使用のパネルを未表示とすることができ、また、消費電力を削減できる。

【0023】(11) 次に、本発明に係る電気光学装置は、以上に記載した構成の電気光学パネルを有することを特徴とする。こうすれば、複数の面を有する電気光学装置を提供できる。

【0024】(12) 上記構成の電気光学装置は複数の面を有することができ、その場合、前記第1パネル及び前記第2パネルは、それぞれ、前記複数の面のうちの異なる面に配置することができる。こうすれば、ディスプレイ表示が異なる面に位置することにより、第1パネルと第2パネルとを用途別に分けて使用できる。

【0025】(13) 次に、本発明に係る電子機器は、以上に記載した構成の電気光学装置を有することを特徴とする。この電子機器によれば、第1パネル及び第2パネルを使って1つの電子機器において複数のディスプレイ表示を行うことができる。しかも、電気光学装置の部分の消費電力を抑えることにより、電子機器の消費電力も低減できる。

【0026】(14) 次に、上記構成の電気光学パネルにおいて、前記駆動回路は前記第1パネルの一边側に実装されてなり、前記第2パネルは、前記一边に対向する辺で前記第1パネルに接続することができる。この1例は、例えば、図5に示されている。

【0027】(15) また、上記構成の電気光学パネルにおいて、前記駆動回路は前記第1パネルの一边側に実装されてなり、前記第2パネルは、前記一边の隣辺で前記第1パネルに接続することができる。この1例は、例えば、図13に示されている。

【0028】(16) また、上記構成の電気光学パネルにおいて、前記駆動回路は前記第1パネルの一边側に実装されてなり、前記第2パネルは、前記一边で前記第1パネルに接続することができる。この1例は、例えば、図10、図11、図12に示されている。

【0029】(17) また、上記構成の電気光学パネルにおいて、前記第1電極及び前記第3電極は信号線とすることができる。この実施態様によれば、第1電極と第3電極とを接続することにより、第1パネルと第2パネルとの間で信号線を共用できる。

【0030】(18) また、上記構成の電気光学パネルにおいて、前記第1パネルは、前記駆動回路から信号が供給される第1電極が配置された第1基板と、前記駆動回路から信号が供給される第2電極が配置された第2基板とを有することができ、前記第2パネルは、前記駆動回路から信号が供給される第3電極が配置された第3基板と、前記駆動回路から信号が供給される第4電極が配置された第4基板とを有することができる。そしてこの場合、前記第2電極と前記第4電極とは電氣的に接続することができ、さらに前記第2電極及び前記第4電極は走査線とすることができる。この実施態様によれば、

第1パネルと第2パネルとの間で走査線を共用できる。

【0031】(19) また、上記構成の電気光学パネルにおいては、第1電極と第3電極とを電気的に接続することに加えて、前記第2電極と前記第4電極とを電気的に接続することもできる。この実施態様によれば、第1パネルと第2パネルとの間信号線と走査線の両方を共用できる。

【0032】(20) また、上記構成の電気光学パネルにおいて、前記第1パネルは、前記駆動回路から信号が供給される第1電極が配置された第1基板と、前記駆動回路から信号が供給される第2電極が配置された第2基板とを有することができ、前記第2パネルは、前記駆動回路から信号が供給される第3電極が配置された第3基板と、前記駆動回路から信号が供給される第4電極が配置された第4基板とを有することができる。そしてこの場合、前記第1電極、前記第2電極、前記第3電極及び前記第4電極の各々は、独立して前記駆動回路に電気的に接続されるように構成できる。この実施態様によれば、第1電極、第2電極、第3電極及び第4電極は、い

#### 【0033】

【発明の実施の形態】(電子機器)以下、本発明に係る電子機器の一実施形態を、折り畳み構造の携帯電話機を例に挙げて説明する。図1は、その携帯電話機の斜視図であり、特に、図1(a)はその携帯電話機を開いた状態を示し、図1(b)はその携帯電話機を折り畳んで閉じた状態を示している。また、図2は、携帯電話機のディスプレイが搭載された第1ボディの一部分を分解状態で示す斜視図である。

【0034】この携帯電話機50は第1ボディ51と第2ボディ52とを有し、これらのボディはヒンジ53によって互いに回り移動可能に接続されている。第1ボディ51には、受話口56及びアンテナ57が設けられる。また、第2ボディ52には、複数の操作キー59及び送話口61が設けられる。また、図1(a)に示すように第1ボディ51の内面にはメインディスプレイ54が設けられ、さらに第1ボディ51の外面には図1

(b)に示すようにサブディスプレイ58が設けられる。

【0035】2つのボディ51及び52は、ヒンジ53を中心として角度を変えることができる。図1(a)のように、第1ボディ51と第2ボディ52とを開いた状態にすると、メインディスプレイ54の表示を観察でき、また、電話機として使用できる。

【0036】また、電話機未使用時には、図1(b)のように、第1ボディ51と第2ボディ52とを折り畳んで携帯し易いコンパクトな形状にすることができる。さらに、携帯電話機を折り畳んだ状態で、第1ボディ51に搭載されたサブディスプレイ58により、着信相手や、メールの受信や、時刻等を確認することができる。

第1ボディ51は、図2に示すように、上部ケース51a、下部ケース51b及びこれらのケースによって保持される電気光学装置としての液晶装置60Aを有する。ここでは詳細な構造については図示を省略するが、液晶装置60Aは、互いに対向する第1面65a及び第2面65bを有しており、第1面65aにはメインディスプレイ54(図1参照)の表示面が位置し、第2面65bにはサブディスプレイ58(図1参照)の表示面が位置する。上部ケース51aには、メインディスプレイ54の表示面が視認可能となるように第1孔部62が設けられる。一方、下部ケース51bには、サブディスプレイ58の表示面が視認可能となるように第2孔部63が設けられる。

【0037】(電気光学パネル及び電気光学装置の実施形態)次に、本発明に係る電気光学装置の一実施形態を液晶装置を例に挙げて、同時に、本発明に係る電気光学パネルの一実施形態を液晶パネルを例に挙げて、図3から図5を用いて説明する。

【0038】図3は、液晶装置60Aの断面構造を示している。図4は、液晶装置60Aの斜視図である。図3は、図4に示した液晶装置60Aを筐体64に組み込んだ状態を示している。また、図3は、図4におけるA-A'線に従った断面図に相当する。図5は、液晶装置60Aを構成する液晶パネルに配置された電極や配線の位置関係を説明するための平面図である。

【0039】図3において、液晶装置60Aは、メインディスプレイ1Aと、サブディスプレイ2Aと、これらを保持する筐体64とを有する。メインディスプレイ1Aは透過型で単純マトリクス型の液晶装置であり、液晶層を挟んだパネル構造体である第1パネル3Aと、その第1パネル3Aを挟むように配置された一対の偏光板19a及び19bと、第1パネル3Aに対して光を照射する照明装置40aとを有する。

【0040】一方、サブディスプレイ2Aも、透過型で単純マトリクス型の液晶装置であり、液晶層を挟んだパネル構造体である第2パネル4Aと、その第2パネル4Aを挟むように配置された一対の偏光板29a及び29bと、第2パネル4Aに対して光を照射する照明装置40bとを有する。メインディスプレイ1Aとサブディスプレイ2Aは可撓性の第2配線基板8bによってつながり、さらにメインディスプレイ1Aには可撓性の第1配線基板8aが接続され、この第1配線基板8aを通して外部回路から液晶装置60Aへ信号、電源電圧等が供給される。

【0041】照明装置40a及び40bは、それぞれ、導光板41、41と、光源42、42とを有する。なお、ここでは図示していないが、照明装置40aの導光板41と第1パネル3Aとの間及び照明装置40bの導光板41と第2パネル4Aとの間には、プリズムシート等といった光学シートを必要に応じて配置することがで



きる。

【0042】本実施形態において、電気光学パネルとしての液晶パネルは、第1パネル3Aと、第2パネル4Aと、第1パネル3Aと第2パネル4Aとをつなぐ第2配線基板8bとによって構成されるものとする。また、電気光学装置としての液晶装置60Aは、上記の液晶パネルに照明装置40a、40bと、偏光板19a、19b、29a、29bと、第1配線基板8aとを装着することによって構成されるものとする。そして、このようにして構成される液晶装置60Aは筐体64によって保持される。

【0043】なお、液晶パネルは1つのユニットとして市場に供給される構造として認識されるものであり、従って、第1パネル3A及び第2パネル4Aに偏光板19a、19b、29a、29bが装着された状態が1つのユニットと考えられる場合は、それらの偏光板を含んだ構造が液晶パネルとなる。

【0044】また、液晶装置60Aを携帯電話機に組み込む際には、第1パネル3Aの表示面と第2パネル4Aの表示面とが、それぞれ、図2の液晶装置60Aにおける互いに対向する面65a及び65bに位置するように、図3の第2配線基板8bが折り曲げられる。

【0045】図3において、メインディスプレイ1Aは、第1基板10aと第2基板10bとを所定の間隙を隔ててシール材30aによって接着して固定することによって形成される。第1基板10a及び第2基板10bは、例えば、透明なガラス、透明な石英又は透明なプラスチック等によって矢印B方向から見て矩形状に形成される。また、シール材30aには、図5に示すように、液晶を注入する際の液晶注入口31となる途切れ部分が形成され、この液晶注入口31は液晶の注入後に、例えば紫外線硬化樹脂から成る封止材（図示せず）で封止される。

【0046】図3において、第1基板10aと第2基板10bとの間のうち、シール材30aで区画された領域、すなわち液晶封入領域内には電気光学物質としてのSTN（Super Twisted Nematic：スーパーツイステッドネマチック）液晶5が封入される。第1基板10a及び第2基板10bには、互いに直交する方向に液晶駆動用の第1電極15a及び第2電極15bが、例えば透明なITO（Indium Tin Oxide）膜等によって矢印B方向から見てストライプ状に形成される。また、第1基板10a及び第2基板10bの内側表面には配向膜11、11が形成される。上記の電極15a、15bには、各画素を構成する液晶を駆動するための駆動信号が印加される。本実施形態では、照明装置40a及び40bからの光を第1パネル3A及び第2パネル4Aを透過させて表示を行う構造の透過型表示を行うが、これに代えて、反射型表示や半透過反射型表示を行う場合には、これらの電極の一方をアルミニウム等といった反射性金属によ

て形成することにより、この一方の電極を光反射膜として用いることもできる。

【0047】画素は、第1電極15a及び第2電極15bの交差部分に対応して形成される。本実施形態に係る液晶装置は単純マトリクス型であるので、第1電極15aがオン電圧やオフ電圧の画像信号が印加される画像信号電極として機能し、第2電極15bが走査信号が印加される走査電極として機能する。さらに、第1基板10a及び第2基板10bのそれぞれの外側表面には偏光板19a及び19bが貼られる。さらに、各基板10a、10bと各偏光板19a、19bの間には、必要に応じて、位相差板を介在させることができる。この位相差板は、液晶5によって形成される液晶層において生じた着色を解消する。

【0048】図3において、サブディスプレイ2Aは、第1基板20aと第2基板20bとを所定の間隙を隔ててシール材30bによって接着して固定することによって形成される。第1基板20a及び第2基板20bは、例えば、透明なガラス、透明な石英又は透明なプラスチック等によって矢印C方向から見て矩形状に形成される。また、シール材30bには、図5に示すように、液晶を注入する際の液晶注入口31となる途切れ部分が形成され、この液晶注入口31は液晶の注入後に、例えば紫外線硬化樹脂から成る封止材（図示せず）で封止される。

【0049】第1基板20aと第2基板20bとの間のうち、シール材30bで区画された領域、すなわち液晶注入領域内には電気光学物質としてのSTN液晶5が封入される。第1基板20a及び第2基板20bには、互いに直交する方向に液晶駆動用の第3電極15c及び第4電極15dが、例えば透明なITO膜等によって矢印C方向から見てストライプ状に形成される。また、第1基板20a及び第2基板20bの内側表面には配向膜11、11が形成される。

【0050】上記の電極15c、15dには、各画素を構成する液晶を駆動するための駆動信号が印加される。なお、液晶装置によって反射型表示や半透過反射型表示を行う場合には、これらの電極の一方をアルミニウム等といった反射性金属によって形成することにより、この一方の電極を光反射膜として用いることもできる。

【0051】画素は、第3電極15c及び第4電極15dの交差部分に対応して形成される。本実施形態に係る液晶装置は単純マトリクス型であるので、第3電極15cがオン電圧やオフ電圧の画像信号が印加される画像信号電極として機能し、第4電極15dが走査信号が印加される走査電極として機能する。さらに、第1基板20a及び第2基板20bのそれぞれの外側表面には偏光板29a及び29bが貼られる。さらに、各基板20a、20bと各偏光板29a、29bとの間には、必要に応じて、位相差板を介在させることができる。この位相差



板は、液晶5によって形成される液晶層において生じた着色を解消する。

【0052】なお、図5においては、液晶パネルの構造を分かり易く示すために、電極15a、15b、15c、15dを実際よりも広い幅及び広い間隔で模式的に示してあるが、実際には、これらの電極の幅及び間隔は図示の状態よりも狭くなっている。

【0053】図3に示すメインディスプレイ1Aにおいて、第1基板10aは第2基板10bよりも大きく形成され、さらに、第1基板10aは第2基板10bの対向する2辺からそれぞれ張り出した第1張出し部21a及び第2張出し部21bを有する。また、サブディスプレイ2Aにおいて、第1基板20aは第2基板20bよりも大きく形成され、さらに、第1基板20aは第2基板20bから張り出す第3張出し部21cを有する。

【0054】第1張出し部21aには、図4に示すように、第2基板10bの一辺に沿って可撓性の第1配線基板8aが接着される接続領域が形成され、この接続領域より内側には、その接続領域と平行にIC実装領域17が設けられる。このIC実装領域17は、メインディスプレイ1A及びサブディスプレイ2Aに配置される電極15a、15b、15c、15d（図5参照）に駆動信号を出力する駆動回路としての駆動用IC7を実装するための領域である。

【0055】第1配線基板8aの接続領域は、外部から駆動用IC7へ各種の信号や電源電圧を供給する第1配線基板8aを第1基板10aに接続するための領域である。駆動用IC7は、液晶装置の各画素を駆動するために各配線に駆動信号を印加するものであって、ベアチップ状態であり、その能動面を基板に対向させた状態でC

OG (Chip On Glass) 方式で当該基板に実装される。図5において、駆動用IC7は、第1電極15a及び第3電極15cへ画像信号を供給し、第2電極15b及び第4電極15dへ走査信号を供給する。

【0056】一方、図4において、第2張出し部21bには、第1基板10aの一辺に沿って可撓性の第2配線基板8bの一辺が接着される接続領域が設けられる。また、第3張出し部21cには、第1基板20aの一辺に沿って第2配線基板8bの他の一辺が接着される接続領域が設けられる。

【0057】図5において、メインディスプレイ1A内の第2基板10bに形成された第2電極15bの一端部は、第2基板10b上に配置された引回し配線36の一端部と電気的に接続する。この引回し配線36の他端部は、第2基板10bと第1基板10aとをシール材30aで接着したときに、当該シール材30aに含まれる導通材を介して、第1基板10a上のIC実装領域17の両端から延びる引回し配線34の一端部に電気的に接続される。

【0058】すなわち、引回し配線34及び36は、第

2電極15bと駆動用IC7とを電気的に接続する第2配線として機能する。駆動用IC7はその能動面に出力電極26を有しており、引回し配線34はACF (Anisotropic Conductive Film: 異方性導電膜) 6（図3参照）を介してその出力電極26に電気的に接続される。

【0059】第1基板10aに形成された第1電極15aは、その一端部が第1配線35の一端部に電気的に接続し、この第1配線35の他端部は駆動用IC7の出力電極26にACF 6（図3参照）を介して電気的に接続される。一方、一部（本実施形態では4つ）の第2電極15aの他端部は、第2張出し部21bに配置された第3配線32の一端部に電気的に接続される。また、第1基板10a上には、第2配線基板8bと駆動用IC7とを電気的に接続するための第4配線33が第1基板10aの縁部に沿って配置され、その第4配線33の端部は第2張出し部21bに配置される。

【0060】サブディスプレイ2Aの第1基板20aには、第3電極15cと電気的に接続される第5配線37と、第4電極15dと電気的に接続されるべき引回し配線39が配置される。一方、第1基板20aに対向する第2基板20bには、第4電極15dと電気的に接続される引回し配線43が配置される。第1基板20a上の引回し配線39と第2基板20b上の引回し配線43は、シール材30bに混入された導電材を介して互いに電気的に接続する。引回し配線39と引回し配線43は、第4電極15dを第2配線基板8bに導電接続させるための第6配線を構成する。第6配線の一部である引回し配線39と第5配線37は、第2配線基板8bに備えられた電極28（図3参照）にACF 6（図3参照）を介して電気的に接続される。

【0061】図5において、メインディスプレイ1A内の第3配線32は、第2配線基板8bに備えられた電極を介してサブディスプレイ2Aの第5配線37と電気的に接続される。このとき、第5配線37と第3電極15cとは電気的に接続されているので、第3電極15cには、メインディスプレイ1A内の第1電極15aの一部を介して画像信号が駆動用IC7から供給される。言い換えると、メインディスプレイ1Aとサブディスプレイ2Aは、1つの駆動用IC7から供給される画像信号が印加される配線を電気的に共有する。

【0062】また、メインディスプレイ1A内の第4配線33は、第2配線基板8bに備えられた電極を介してサブディスプレイ2A内の引回し配線39に電気的に接続される。すなわち、メインディスプレイ1Aに対して信号を供給する駆動用IC7と同じ駆動用IC7からサブディスプレイ2Aの第4電極15dに対して走査信号が供給されることになる。言い換えれば、1つの駆動用IC7は、メインディスプレイ1A及びサブディスプレイ2Aのそれぞれに対応する走査信号を供給する。

【0063】このように、本実施形態では、異なる複数

のディスプレイ 1 A、2 A のそれぞれを駆動するための駆動用 IC を共有することができ、従って、別々に駆動用 IC を設ける場合と比較して、消費電力を大幅に減少できる。

【0064】また、メインディスプレイ 1 A に配置される第 1 電極 15 a 及び第 2 電極 15 b、並びにサブディスプレイ 2 A に配置される第 3 電極 15 c 及び第 4 電極 15 d は、それぞれ、直線形状を有する。そして、メインディスプレイ 1 A に配置される第 1 電極 15 a とサブディスプレイ 2 A に配置される第 3 電極 15 c とは、ほぼ互いに平行に配置される。このため、第 1 電極 15 a と第 3 電極 15 c は、ほぼ最短距離で電氣的に接続することができ、それ故、第 1 電極 15 a と第 3 電極 15 c の両方に共通して供給される画像信号が第 3 電極 15 c に対して遅延することを抑えることができる。

【0065】なお、メインディスプレイ 1 A に対するサブディスプレイ 2 A の接続の仕方として、メインディスプレイ 1 A における第 1 配線基板 8 a が接着される一边と直交する辺に第 2 配線基板 8 b を接着し、サブディスプレイ 2 A を第 1 配線基板 8 a が接着される一边と直交する辺側に位置するようにしても良い。しかしながら、こうすると、第 1 電極 15 a と第 3 電極 15 c とを接続するための配線が長くなって、第 3 電極 15 c への信号の伝達が遅延するおそれが考えられる。

【0066】これに対し、本実施形態のように、サブディスプレイ 2 A をメインディスプレイ 1 A の第 1 配線基板 8 a が接着される一边と対向する辺側に位置させれば、そのような信号の伝達の遅延を防ぐことができる。さらに、第 1 電極 15 a 及び第 3 電極 15 c は、それぞれ、配線抵抗の低い導電膜、例えばアルミニウム単体やアルミニウム合金等といったアルミニウムを含む導電膜を用いることが望ましく、こうすれば、信号の遅延をさらに抑えることができる。

【0067】さらに、本実施形態では、メインディスプレイ 1 A を表示しているときには、サブディスプレイ 2 A に走査信号を供給せず、さらに、サブディスプレイ 2 A を表示しているときにはメインディスプレイ 1 A に走査信号を供給しないように、駆動用 IC 7 内の駆動回路を構成することができる。これにより、消費電力を低減できる。

【0068】(変形例) 上記実施形態では、メインディスプレイ 1 A 及びサブディスプレイ 2 A の両方共に透過型の液晶パネル構造を用いたが、半透過反射型の液晶パネルや、反射型の液晶パネル等を用いることもできる。

【0069】また、上記実施形態では、メインディスプレイ 1 A 及びサブディスプレイ 2 A の両方共に単純マトリクス型の液晶パネルを用いたが、TFT (Thin Film Transistor) 等といった 2 端子型のスイッチング素子や、TFD (Thin Film Diode) 等といった 3 端子型のスイッチング素子を用いたアクティブマトリクス型の液

晶パネルを用いることもできる。

【0070】(電気光学パネル及び電気光学装置の他の実施形態) 以下、TFD 素子を用いたアクティブマトリクス型の電気光学パネル及びその電気光学パネルを用いて構成される電気光学装置に本発明を適用した場合の実施形態について説明する。なお、本実施形態は、単純マトリクス型の液晶パネルをディスプレイに用いた構造の上記の実施形態と比較して、電極構造及び駆動回路構造が主に異なり、その他の構造についてはほぼ同じであるため、主に、電極構造及び回路構造について図 6 を用いて説明する。

【0071】図 6 は、本実施形態に係る液晶装置 60 B 内に配置された電極や配線の位置関係を説明するための平面図である。図 6 において、液晶装置 60 B は、メインディスプレイ 1 B と、サブディスプレイ 2 B とを有する。メインディスプレイ 1 B 及びサブディスプレイ 2 B は、それぞれ、透過型でアクティブマトリクス型の液晶パネルであり、これらに照明装置及び偏光板が装着される点は図 3 から図 5 に示した先の実施形態の場合と同じである。

【0072】なお、本実施形態において、電気光学パネルとしての液晶パネルは、メインディスプレイ 1 B の一部を構成すると共に液晶層を内蔵したパネル構造体である第 1 パネル 3 B と、サブディスプレイ 2 B の一部を構成すると共に液晶層を内蔵したパネル構造体である第 2 パネル 4 B と、第 1 パネル 3 B 及び第 2 パネル 4 B の両方に接着によって接続された可撓性の第 2 配線基板 78 b とを有する。また、第 1 パネル 3 B には、さらに、可撓性の第 1 配線基板 78 a が接着によって接続される。

【0073】メインディスプレイ 1 B は、第 1 基板 80 a と、それに対向する第 2 基板 80 b とを所定の間隙を隔ててシール材 30 a によって接着して固定することによって形成される。第 1 基板 80 a 及び第 2 基板 80 b は、例えば、透明なガラス、透明な石英、透明なプラスチック等によって矩形状に形成される。また、シール材 30 a には、液晶を注入する際の液晶注入口 31 となる途切れ部分が形成され、この液晶注入口 31 は液晶の注入後に、例えば紫外線硬化樹脂から成る封止材 (図示せず) で封止される。

【0074】第 1 基板 80 a とそれに対向する第 2 基板 80 b の間のうち、シール材 30 a で区画された領域、すなわち液晶注入領域内には電気光学物質としての 90 度捩れの TN (Twisted Nematic: ツイステッドネマチック) 液晶 (図示省略) が封入される。第 1 基板 80 a には直線状のライン配線 73 が形成され、第 1 基板 80 a に対向する第 2 基板 80 b にはライン配線 73 に直交する直線状の第 2 電極 15 b が形成される。本実施形態では、ライン配線 73 にはデータ信号が供給され、第 2 電極には走査信号が供給されるものとする。

【0075】図 6 では図示を省略してあるが、第 1 基板

80a上には、図8に示すように、ライン配線73に電氣的に接続するTFD素子74と、そのTFD素子74を介してライン配線73に電氣的に接続する画素電極75とが形成される。画素電極75は、例えば、ITO等といった透明導電膜によってドット状に形成される。画素電極75は、1つのライン配線73の延在方向、すなわちX方向に沿って複数個が列状に並べられ、さらに、その列状の画素電極75がライン配線73と直角の方向、すなわちY方向に互いに平行に並べられている。この結果、複数の画素電極75はX方向とY方向とによって規定される平面内においてマトリクス状に配列される。

【0076】複数の画素電極75は、それらの個々が表示ドットの1つづつを構成し、それらの表示ドットが複数個、マトリクス状に配列されることにより、映像を表示するための表示領域が形成される。なお、R（赤）、G（緑）、B（青）やC（シアン）、M（マゼンタ）、Y（イエロー）等といった3原色の色絵素を有するカラーフィルタを用いる場合には、3原色の色絵素に対応する3つの表示ドットによって1つの画素が構成される。また、カラーフィルタを用いないで白黒表示を行う場合には、1つの表示ドットがそのまま1つの画素を構成する。

【0077】図6において、サブディスプレイ2Bは、第1基板90aと、それに対向する第2基板90bとを所定の間隙を隔ててシール材30bによって接着して固定することによって形成される。第1基板90a及びそれに対向する第2基板90bは、例えば、透明なガラス、透明な石英、透明なプラスチック等によって矩形状に形成される。

【0078】シール材30bには、液晶を注入する際に液晶注入口31となる途切れ部分が形成され、この液晶注入口31は液晶の注入後に、例えば、紫外線硬化樹脂から成る封止材（図示せず）で封止される。第1基板90aとそれに対向する第2基板90bとの間のうちシール材30bで区画された領域、すなわち液晶封入領域内には、電気光学物質としての90度換れのTN液晶（図示省略）が封入される。

【0079】第1基板90aには直線状のライン配線83が形成され、第1基板90aに対向する第2基板90bにはライン配線83に直交する直線状の第4電極15dが形成される。本実施形態では、ライン配線83にはデータ信号が供給され、第4電極15dには走査信号が供給されるものとする。

【0080】第1基板90a上には、ライン配線83に電氣的に接続するTFD素子（図示省略）と、そのTFD素子を介してライン配線83に電氣的に接続する画素電極（図示省略）とが形成される。この画素電極は、例えば、ITO等といった透明導電膜によって形成される。また、1つの画素は、画素電極と第4電極15dと

の交差部分によって形成される。なお、サブディスプレイ2Bに含まれるTFD素子及び画素電極は、メインディスプレイ1Bに含まれるTFD素子74及び画素電極76と同じ構成とすることができる。

【0081】個々のTFD素子74は、図9に示すように、第1TFD要素76aと第2TFD要素76bとを直列に接続することによって形成されている。このTFD素子74は、例えば、次のようにして形成される。すなわち、まず、TaW（タンタルタングステン）によってライン配線73の第1層77a及びTFD素子74の第1金属86を形成する。次に、陽極酸化処理によってライン配線73の第2層77b及びTFD素子74の絶縁膜87を形成する。次に、例えばCr（クロム）によってライン配線73の第3層77c及びTFD素子74の第2金属88を形成する。

【0082】第1TFD要素76aの第2金属88はライン配線73の第3層77cから延びている。また、第2TFD要素76bの第2金属88の先端に重なるように、画素電極75が形成される。ライン配線73から画素電極75へ向けて電気信号が流れることを考えれば、その電流方向に従って、第1TFD要素76aでは第2電極88→絶縁膜87→第1金属86の順に電気信号が流れ、一方、第2TFD要素76bでは第1金属86→絶縁膜87→第2金属88の順に電気信号が流れる。

【0083】つまり、第1TFD要素76aと第2TFD要素76bとの間では電氣的に逆向きの一对のTFD要素が互いに直列に接続されている。このような構造は、一般に、バック・ツー・バック（Back-to-Back）構造と呼ばれており、この構造のTFD素子は、TFD素子を1個のTFD要素だけによって構成する場合に比べて、安定した特性を得られることが知られている。なお、図において符号84は、必要に応じて設けられる下地膜を示している。

【0084】図6に示すメインディスプレイ1Bにおいて、第1基板80aはそれに対向する第2基板80bよりも大きく形成され、さらに、第1基板80aは第2基板の対向する2辺からそれぞれ張り出した第1張出し部81a及び第2張出し部81bを有する。また、サブディスプレイ2Bにおいて、第1基板90aはそれに対向する第2基板90bよりも大きく形成され、さらに、第1基板90aは第2基板90bから張り出した第3張出し部81cを有する。

【0085】第1張出し部81aには、可撓性の第1配線基板78aが第2基板80bの1辺に沿って接着される接続領域が設けられ、この接続領域より内側には、その接続領域と平行にIC実装領域が設けられる。このIC実装領域は、メインディスプレイ1B及びサブディスプレイ2Bに配置されるライン配線73及び83、並びに第2電極15b及び15dに駆動信号を出力する半導体装置としての駆動用ICを実装するための領域であ

る。

【0086】本実施形態では、駆動用ICとして、データ線駆動用IC67aと、走査線駆動用IC67bとが設けられる。走査線駆動用IC67bは、データ線駆動用IC67aを間に挟んでIC実装領域の両脇に1つつ設けられる。データ線駆動用IC67aは、メインディスプレイ1Bのライン配線73及びサブディスプレイ2Bのライン配線83へ画像信号を供給する。また、走査線駆動用IC67bは、メインディスプレイ1Bの第2電極15b及びサブディスプレイ2Bの第4電極15dへ走査信号を供給する。

【0087】メインディスプレイ1Bの第1基板80aの第1張出し部81aに設けられた第1配線基板78aのための接続領域は、可撓性の第1配線基板78aを第1基板80aに接続するための領域であり、こうして接続された第1配線基板78aは、外部から駆動用IC67a及び67bへ各種の信号や電源電圧を供給する。駆動用IC67a及び67bは、ベアチップ状態であり、それらの能動面を第1基板80aに対向させた状態で当該第1基板80aへ実装される。この実装方法は、いわゆるCOG (Chip On Glass) 方式の実装方法である。

【0088】一方、第1基板80aの第2張出し部81bには、可撓性の第2配線基板78bが第1基板80aの1辺に沿って接着される接続領域が設けられる。また、サブディスプレイ2Bの第1基板90aの張出し部81cには、第1基板90aの1辺に沿って第2配線基板78bが接着される接続領域が設けられる。

【0089】メインディスプレイ1Bの第1基板80aに対向する第2基板80bに形成された第2電極15bは、当該第2基板80b上に配置された引回し配線96の一端部に電氣的に接続する。さらに、引回し配線96の他端部は、第1基板80aとそれに対向する第2基板80bとをシール材30aで接着したときに、そのシール材30aの中に含まれる導通材を介して、引回し配線94の端部に接続される。

【0090】この引回し配線94は、第1基板80aにおいて走査線駆動用IC67bが実装される領域の両端から延びている。また、引回し配線94は、走査線駆動用IC67bに備えられた出力電極26にACF (Anisotropic Conductive Film: 異方性導電膜) を介して電氣的に接続される。以上から分かるように、引回し配線94及び96は、第2電極15bと走査線駆動用IC67bとを電氣的に接続する第2配線として機能する。

【0091】メインディスプレイ1Bの第1基板80aに形成されたライン配線73は、その一端部が第1配線95の一端部に電氣的に接続し、この第1配線95の他端部はデータ線駆動用IC67aに備えられた出力電極26にACFを介して電氣的に接続される。一方、一部(本実施形態では4つ)のライン配線73の他端部は、第2張出し部81bに配置された第3配線97に電氣的

に接続する。また、第1基板80a上には、可撓性の第2配線基板78bと駆動用IC67bとを電氣的に接続する第4配線93が第1基板80aの縁部に沿って配置され、その端部は第2張出し部81bに配置されている。

【0092】サブディスプレイ2Bの第1基板90aには、ライン配線83に電氣的に接続する第5配線91と、引回し配線92とが形成される。また、第1基板90aに対向する第2基板90bには、第4電極15dと電氣的に接続する引回し配線98が形成される。第1基板90a上の引回し配線92と第2基板90b上の引回し配線98とは、シール材30bに混入された導電材により互いに電氣的に接続される。これらの引回し配線92及び98は、第4電極15dと駆動用IC67bとを電氣的に接続する第6配線として機能する。第5配線91と、第6配線の一部である引回し配線92とは、第2配線基板78bに備えられた電極にACF6 (図3参照) を介して電氣的に接続される。

【0093】メインディスプレイ1Bに形成された上記の第3配線97は、第2配線基板78bに備えられた電極を介してサブディスプレイ2Bの第5配線91に電氣的に接続される。ここで、第5配線91とライン配線83とは電氣的に接続されているので、ライン配線83には、メインディスプレイ1B内のライン配線73の一部を介して画像信号がデータ線駆動用IC67aから供給されることになる。言い換えると、メインディスプレイ1Bとサブディスプレイ2Bは、1つのデータ駆動用IC67aから供給される画像信号が印加される配線を共有する。

【0094】メインディスプレイ1B内の第4配線93は、第2配線基板78bに備えられた電極を介して引回し配線92に電氣的に接続される。すなわち、メインディスプレイ1Bに対して信号を供給する走査線駆動用IC67bと同じ駆動用ICからサブディスプレイ2Bの第4電極15dへ走査信号が供給される。言い換えると、1つの走査線駆動用IC67bは、メインディスプレイ1Bとサブディスプレイ2Bの両方に対応する走査信号を供給する。

【0095】このように、本実施形態では、異なる複数のディスプレイを駆動するための駆動用ICを共有することができ、ディスプレイ毎に別々に駆動用ICを設ける場合と比較して、消費電力を大幅に低減できる。

【0096】さらに、本実施形態においても、メインディスプレイ1Bを表示しているときには、サブディスプレイ2Bに走査信号を供給せず、さらに、サブディスプレイ2Bを表示しているときには、メインディスプレイ1Bに走査信号を供給しないように駆動回路を構成でき、これにより、消費電力をさらに低減できる。

【0097】以上のように、本発明は、単純マトリクス型の液晶装置だけでなく、アクティブマトリクス型の液

晶装置にも適用できる。

【0098】(変形例) 上記実施形態では、メインディスプレイ1A、1Bに設けられた第2電極15b及びサブディスプレイ2A、2Bに設けられた第4電極15dは、いずれも、櫛歯状に配置されている。これに対し、第2電極15b及び第4電極15dを図7に示す液晶装置60Cのように配置しても良い。

【0099】この液晶装置60Cでは、メインディスプレイ1C、サブディスプレイ2Cのそれぞれのパネル画面を図の上下に分割し、パネル画面の上部に対応する領域では、図面上でパネルの左辺から第2電極15b及び第4電極15dが表示領域に向かって延在し、一方、パネル画面下部に対応する領域では、図面上でパネルの右辺から第2電極15b及び第4電極15dが表示領域に向かって延在する。

【0100】なお、図7に示す実施形態は、単純マトリクス型の液晶装置に本発明を適用したものであり、図5に示した単純マトリクス型の液晶装置と比べて、第2電極15b及び第4電極15dの配置だけが異なるものである。従って、図7に示す実施形態において、図5に示す実施形態の場合と同じ要素は同じ符号を付して示すことにする。

【0101】次に、上記の実施形態では、画像信号が印加されるメインディスプレイ上の配線の一部と、画像信号が印加されるサブディスプレイ上の配線とを電氣的に接続することにより、画像信号が印加される配線を電氣的に共有した。しかしながら、配線の共有の仕方はこれ以外に種々考えられ、例えば、走査信号が印加されるメインディスプレイ上の配線の一部と、走査信号が印加されるサブディスプレイ上の配線とを電氣的に接続することにより、走査信号が印加される配線を電氣的に共有することもできる。

【0102】また、上記の実施形態では、メインディスプレイ1A、1B、1C及びサブディスプレイ2A、2B、2Cは、いずれも、モノクロ表示のディスプレイを例に挙げて説明した。しかしながら、本発明は、一方又は両方のディスプレイがカラー表示を行う構造の液晶装置に対しても適用できる。

【0103】また、上記の実施形態では、透過型の液晶装置を例に挙げて説明したが、本発明は、半透過反射型の液晶装置や反射型の液晶装置に対しても適用できる。

【0104】また、図3から図5に示した液晶装置60Aでは、メインディスプレイ1Aとサブディスプレイ2Aとが電子機器に組み込まれた状態で互いに対向する面に位置するものと考えた。しかしながら、メインディスプレイとサブディスプレイとの位置関係はこれ以外に種々考えられ、例えば、メインディスプレイとサブディスプレイとを同じ面に位置させることもでき、あるいは、メインディスプレイが位置する面から見た側面にサブディスプレイが位置するといった構造とすることもでき

る。

【0105】また、上記の実施形態では、1つの液晶装置に2つのディスプレイを設ける場合を例示したが、ディスプレイは1つの液晶装置に対して3つ以上設けることもできる。

【0106】また、上記の実施形態では、電子機器として携帯電話機を例に挙げたが、本発明は、複数のディスプレイを有する構造のあらゆる種類の電子機器に対して適用できる。

10 【0107】(電気光学パネル及び電気光学装置のさらに他の実施形態) 図10は、本発明に係る電気光学パネル及び電気光学装置のさらに他の実施形態の平面構造を示している。ここに示す電気光学パネルは液晶パネルであり、電気光学装置は液晶装置である。また、この液晶パネルは、TFD素子等といったスイッチング素子を用いるアクティブマトリクス方式であり、さらに照明装置をバックライトとして用いる透過方式である。これらの方式は、図6に示した先の実施形態に係る液晶装置60Bで用いられる液晶パネルと同じである。

20 【0108】図10に示す電気光学パネル及び電気光学装置において、図6に示した電気光学パネル及び電気光学装置と同じ要素は同じ符号を用いて示すことにして、その要素の説明は省略するものとする。

【0109】図10において、メインディスプレイ1Dを構成する主たるパネル構造体である第1パネル3Dと、サブディスプレイ2Dを構成する主たるパネル構造体である第2パネル4Dとを、第2配線基板68によってつなぐことにより、液晶パネルが構成される。そして、この液晶パネルに偏光板、照明装置、その他の必要な付帯要素を装着することにより、液晶装置60Dが構成される。

30 【0110】図6の液晶装置60Bでは、外部回路からの信号等を液晶装置60Bへ導くための第1配線基板78aと、メインディスプレイ1Bとサブディスプレイ2Bとをつなぐ第2配線基板78bとを別々に設けたが、図10の液晶装置60Dでは、外部回路からの信号等を液晶装置60Dへ導くための機能も第2配線基板68に持たせてある。

40 【0111】図6の液晶装置60Bと同様に、図10の液晶装置60Dにおいても、メインディスプレイ1Dにおいて信号線として機能するライン配線73は、第1配線95を通してデータ線駆動用IC67aの出力電極26に接続される。また、走査線として機能する第2電極15bは、引回し配線96及び引回し配線94によって構成される第2配線を通して走査線駆動用IC67bの出力電極26に接続される。

50 【0112】また、サブディスプレイ2Dにおいて信号線として機能するライン配線83は、サブディスプレイ2Dの第1基板90a上に形成された第5配線91、第2配線基板68上に形成された配線109a、及びメイ



ンディスプレイ 1D の第 1 基板 80a 上に形成された第 3 配線 97 の各配線を通してデータ線駆動用 IC 67a の出力電極 26 に接続される。

【0113】また、サブディスプレイ 2D において走査線として機能する第 4 電極 15d は、第 2 基板 90b 上に形成した引回し配線 98 及び第 1 基板 90a 上に形成した引回し配線 92 によって構成される第 6 配線、第 2 配線基板 68 上に形成された配線 109b、並びにメインディスプレイ 1D の第 1 基板 80a 上に形成された第 4 配線 93 の各配線を通して走査線駆動用 IC 67b の出力電極 26 に接続される。

【0114】本実施形態では、メインディスプレイ 1D のライン配線（すなわち、信号線）73 と、サブディスプレイ 2D のライン配線（すなわち、信号線）83 とが、データ線駆動用 IC 67a の同じ出力電極 26 に接続されており、従って、信号線が共有される状態となっている。

【0115】図 6 に示した液晶装置 60B では、サブディスプレイ 2B 内の第 2 パネル 4B は、メインディスプレイ 1B において駆動回路すなわち駆動用 IC 67a 及び 67b を実装した辺（すなわち、第 1 張出し部 81a に対応する辺）に対向する辺（すなわち、第 2 張出し部 81b に対応する辺）の所で、第 2 配線基板 78b によってメインディスプレイ 1B 内の第 1 パネル 3B に接続された。

【0116】これに対し、図 10 に示した本実施形態では、サブディスプレイ 2D 内の第 2 パネル 4D は、メインディスプレイ 1D において駆動回路すなわち駆動用 IC 67a 及び 67b を実装した辺（すなわち、第 1 張出し部 81a に対応する辺）の所で、第 2 配線基板 68 によってメインディスプレイ 1D 内の第 1 パネル 3D に接続される。

【0117】換言すれば、図 6 の実施形態の場合には、メインディスプレイ 1B の表示領域とサブディスプレイ 2B とが駆動用 IC 67a、67b に対して同じ方向の側に配置されたのに対し、図 10 に示す本実施形態では、メインディスプレイ 1D の表示領域とサブディスプレイ 2D とが駆動用 IC 67a、67b を挟んで互いに反対側に配置されている。

【0118】（電気光学パネル及び電気光学装置のさらに他の実施形態）図 11 は、本発明に係る電気光学パネル及び電気光学装置のさらに他の実施形態の平面構造を示している。ここに示す電気光学パネルは液晶パネルであり、電気光学装置は液晶装置である。また、この液晶パネルは、TFD 素子等といったスイッチング素子を用いるアクティブマトリクス方式であり、さらに照明装置をバックライトとして用いる透過方式である。これらの方式は、図 6 に示した先の実施形態に係る液晶装置 60B や図 10 に示した先の実施形態に係る液晶装置 60D で用いられる液晶パネルと同じである。

【0119】図 11 に示す電気光学パネル及び電気光学装置において、図 6 及び図 10 に示した電気光学パネル及び電気光学装置と同じ要素は同じ符号を用いて示すことにして、その要素の説明は省略するものとする。

【0120】図 11 において、メインディスプレイ 1E を構成する主たるパネル構造体である第 1 パネル 3E と、サブディスプレイ 2E を構成する主たるパネル構造体である第 2 パネル 4E とを、第 2 配線基板 68 によってつなぐことにより、液晶パネルが構成される。そして、この液晶パネルに偏光板、照明装置、その他の必要な付帯要素を装着することにより、液晶装置 60E が構成される。この実施形態でも、図 10 の場合と同様に、第 2 配線基板 68 は、メインディスプレイ 1E とサブディスプレイ 2E とをつなぐ機能と、外部回路からの信号等を液晶装置 60E へ導くための機能の両方を併有する。

【0121】図 11 の液晶装置 60E においても、メインディスプレイ 1E において信号線として機能するライン配線 73 は、第 1 配線 95 を通してデータ線駆動用 IC 67a の出力電極 26 に接続される。また、走査線として機能する第 2 電極 15b は、引回し配線 96 及び引回し配線 94 によって構成される第 2 配線を通して走査線駆動用 IC 67b の出力電極 26 に接続される。

【0122】また、サブディスプレイ 2E において信号線として機能するライン配線 83 は、サブディスプレイ 2E の第 1 基板 90a 上に形成された第 5 配線 91、第 2 配線基板 68 上に形成された配線 109a、及びメインディスプレイ 1E の第 1 基板 80a 上に形成された第 3 配線 97 の各配線を通してデータ線駆動用 IC 67a の出力電極 26 に接続される。

【0123】また、サブディスプレイ 2E において走査線として機能する第 4 電極 15d は、第 2 基板 90b 上に形成した引回し配線 98 及び第 1 基板 90a 上に形成した引回し配線 92 によって構成される第 6 配線、第 2 配線基板 68 上に形成された配線 109b、並びにメインディスプレイ 1E の第 1 基板 80a 上に形成された第 4 配線 93 の各配線を通して走査線駆動用 IC 67b の出力電極 26 に接続される。

【0124】本実施形態では、メインディスプレイ 1E の第 2 電極 15b（すなわち、走査線）と、サブディスプレイ 2E の第 4 電極 15d（すなわち、走査線）とが、走査線駆動用 IC 67b の同じ出力電極 26 に接続されており、従って、走査線が共有される状態となっている。

【0125】また、本実施形態でも、サブディスプレイ 2E 内の第 2 パネル 4E は、メインディスプレイ 1E において駆動回路すなわち駆動用 IC 67a 及び 67b を実装した辺（すなわち、第 1 張出し部 81a に対応する辺）の所で、第 2 配線基板 68 によってメインディスプレイ 1E 内の第 1 パネル 3E に接続される。つまり、メ

インディスプレイ 1 E の表示領域とサブディスプレイ 2 E とは、駆動用 IC 67 a、67 b を挟んで互いに反対側に配置されている。

【0126】（電気光学パネル及び電気光学装置のさらに他の実施形態）図 12 は、本発明に係る電気光学パネル及び電気光学装置のさらに他の実施形態の平面構造を示している。ここに示す電気光学パネルは液晶パネルであり、電気光学装置は液晶装置である。また、この液晶パネルは、TFD 素子等といったスイッチング素子を用いるアクティブマトリクス方式であり、さらに照明装置をバックライトとして用いる透過方式である。これらの方式は、図 6 に示した先の実施形態に係る液晶装置 60 B や、図 10 に示した先の実施形態に係る液晶装置 60 D や、図 11 に示した先の実施形態に係る液晶装置 60 E で用いられる液晶パネルと同じである。

【0127】図 12 に示す電気光学パネル及び電気光学装置において、図 6、図 10 及び図 11 に示した電気光学パネル及び電気光学装置と同じ要素は同じ符号を用いて示すことにして、その要素の説明は省略するものとする。

【0128】図 12 において、メインディスプレイ 1 F を構成する主たるパネル構造体である第 1 パネル 3 F と、サブディスプレイ 2 F を構成する主たるパネル構造体である第 2 パネル 4 F とを、第 2 配線基板 68 によってつなぐことにより、液晶パネルが構成される。そして、この液晶パネルに偏光板、照明装置、その他の必要な付帯要素を装着することにより、液晶装置 60 F が構成される。この実施形態でも、図 11 の場合と同様に、第 2 配線基板 68 は、メインディスプレイ 1 F とサブディスプレイ 2 F とをつなぐ機能と、外部回路からの信号等を液晶装置 60 F へ導くための機能の両方を併有する。

【0129】図 12 の液晶装置 60 F においても、メインディスプレイ 1 F において信号線として機能するライン配線 73 は、第 1 配線 95 を通してデータ線駆動用 IC 67 a の出力電極 26 に接続される。また、走査線として機能する第 2 電極 15 b は、引回し配線 9.6 及び引回し配線 9.4 によって構成される第 2 配線を通して走査線駆動用 IC 67 b の出力電極 26 に接続される。

【0130】また、サブディスプレイ 2 F において信号線として機能するライン配線 83 は、サブディスプレイ 2 F の第 1 基板 90 a 上に形成された第 5 配線 91、第 2 配線基板 68 上に形成された配線 109 a、及びメインディスプレイ 1 F の第 1 基板 80 a 上に形成された第 3 配線 97 の各配線を通してデータ線駆動用 IC 67 a の出力電極 26 に接続される。

【0131】また、サブディスプレイ 2 F において走査線として機能する第 4 電極 15 d は、第 2 基板 90 b 上に形成した引回し配線 9.8 及び第 1 基板 90 a 上に形成した引回し配線 9.2 によって構成される第 6 配線、第 2

配線基板 68 上に形成された配線 109 b、並びにメインディスプレイ 1 F の第 1 基板 80 a 上に形成された第 4 配線 93 の各配線を通して走査線駆動用 IC 67 b の出力電極 26 に接続される。

【0132】本実施形態では、駆動用 IC 67 a 及び 67 b の出力電極 26 がメインディスプレイ 1 F とサブディスプレイ 2 F との間で共通に使用されることがない。すなわち、メインディスプレイ 1 F のライン配線 73、メインディスプレイ 1 F の第 2 電極 15 b、サブディスプレイ 2 F のライン配線 83、及びサブディスプレイ 2 F の第 4 電極 15 d は、それぞれ、駆動用 IC 67 a、67 b の出力電極 26 の異なる部分に接続される。つまり、本実施形態では、信号線及び走査線のいずれも共有されない状態となっている。

【0133】また、本実施形態でも、サブディスプレイ 2 F 内の第 2 パネル 4 F は、メインディスプレイ 1 F において駆動回路すなわち駆動用 IC 67 a 及び 67 b を実装した辺（すなわち、第 1 張出し部 81 a に対応する辺）の所で、第 2 配線基板 68 によってメインディスプレイ 1 F 内の第 1 パネル 3 F に接続される。つまり、メインディスプレイ 1 F の表示領域とサブディスプレイ 2 F とは、駆動用 IC 67 a、67 b を挟んで互いに反対側に配置されている。

【0134】（電気光学パネル及び電気光学装置のさらに他の実施形態）図 13 は、本発明に係る電気光学パネル及び電気光学装置のさらに他の実施形態の平面構造を示している。ここに示す電気光学パネルは液晶パネルであり、電気光学装置は液晶装置である。また、この液晶パネルは、TFD 素子等といったスイッチング素子を用いるアクティブマトリクス方式であり、さらに照明装置をバックライトとして用いる透過方式である。これらの方式は、図 6 に示した先の実施形態に係る液晶装置 60 B で用いられる液晶パネルと同じである。

【0135】図 13 に示す電気光学パネル及び電気光学装置において、図 6 に示した電気光学パネル及び電気光学装置と同じ要素は同じ符号を用いて示すことにして、その要素の説明は省略するものとする。

【0136】図 13 において、メインディスプレイ 1 G を構成する主たるパネル構造体である第 1 パネル 3 G と、サブディスプレイ 2 G を構成する主たるパネル構造体である第 2 パネル 4 G とを、第 2 配線基板 68 b によってつなぐことにより、液晶パネルが構成される。そして、この液晶パネルに偏光板、照明装置、その他の必要な付帯要素を装着することにより、液晶装置 60 G が構成される。

【0137】本実施形態では、図 6 の液晶装置 60 B と同様に、外部回路からの信号等を液晶装置 60 G へ導くための第 1 配線基板 68 a がメインディスプレイ 1 G に接続される。つまり、メインディスプレイ 1 G とサブディスプレイ 2 G とをつなぐ第 2 配線基板 68 a と、外部



回路からの信号等を液晶装置 60G へ導くための第 1 配線基板 68a とが別々に用いられる。

【0138】図 6 の液晶装置 60B と同様に、図 13 の液晶装置 60G においても、メインディスプレイ 1G において信号線として機能するライン配線 73 は、第 1 配線 95 を通してデータ線駆動用 IC 67a の出力電極 26 に接続される。また、走査線として機能する第 2 電極 15b は、第 2 基板 80b 側の引回し配線 96 及び第 1 基板 80a 側の引回し配線 94 によって構成される第 2 配線を通して走査線駆動用 IC 67b の出力電極 26 に接続される。

【0139】また、サブディスプレイ 2G において信号線として機能するライン配線 83 は、サブディスプレイ 2G の第 1 基板 90a 上に形成された第 5 配線 91、第 2 配線基板 68b 上に形成された配線 109a、そして、メインディスプレイ 1G の第 2 基板 80b 上に形成された引回し配線 97b と第 1 基板 80a 上に形成された引回し配線 97a から成る第 3 配線の各配線を通してデータ線駆動用 IC 67a の出力電極 26 に接続される。

【0140】また、サブディスプレイ 2G において走査線として機能する第 4 電極 15d は、第 2 基板 90b 上に形成した引回し配線 98 及び第 1 基板 90a 上に形成した引回し配線 92 によって構成される第 6 配線、第 2 配線基板 68b 上に形成された配線 109b、並びにメインディスプレイ 1G の第 2 基板 80b 上に形成された第 4 配線 93 の各配線を通して走査線駆動用 IC 67b の出力電極 26 に接続される。

【0141】本実施形態では、メインディスプレイ 1G の第 2 電極 15b (すなわち、走査線) と、サブディスプレイ 2G の第 4 電極 15d (すなわち、走査線) とが、走査線駆動用 IC 67b の同じ出力電極 26 に接続されており、従って、走査線が共有される状態となっている。

【0142】図 6 に示した液晶装置 60B では、サブディスプレイ 2B 内の第 2 パネル 4B は、メインディスプレイ 1B において駆動回路すなわち駆動用 IC 67a 及び 67b を実装した辺 (すなわち、第 1 張出し部 81a に対応する辺) に対向する辺 (すなわち、第 2 張出し部 81b に対応する辺) の所で、第 2 配線基板 78b によってメインディスプレイ 1B 内の第 1 パネル 3B に接続される。

【0143】これに対し、図 13 に示した本実施形態では、サブディスプレイ 2G 内の第 2 パネル 4G は、メインディスプレイ 1G において駆動回路すなわち駆動用 IC 67a 及び 67b を実装した辺 (すなわち、第 1 張出し部 81a に対応する辺) の隣辺の所で、第 2 配線基板 68b によってメインディスプレイ 1G 内の第 1 パネル 3G に接続される。

【0144】換言すれば、図 6 の実施形態の場合には、

メインディスプレイ 1B の表示領域とサブディスプレイ 2B とが駆動用 IC 67a、67b に対して同じ方向の側に配置されたのに対し、図 13 に示す本実施形態では、メインディスプレイ 1G の表示領域とサブディスプレイ 2G とが駆動用 IC 67a、67b の配列方向と平行の方向に並んで配置されている。

【0145】なお、図 13 の実施形態では、メインディスプレイ 1G とサブディスプレイ 2G との間で走査線を共用するようにしたが、これに代えて、信号線を共用することもできる。このことは、例えばメインディスプレイ 1G 側のライン配線 73 の一端とサブディスプレイ 2G 側のライン配線 83 の一端とを配線によって電気的に接続することによって達成できる。

【0146】(その他の実施形態) 以上、いくつかの好ましい実施形態を挙げて本発明を説明したが、本発明はそれらの実施形態に限定されるものでなく、請求の範囲に記載した発明の範囲内で種々に改変できる。

【0147】例えば、以上の実施形態では、液晶として TN 型や STN 型を用いる場合を例示したが、これらの液晶に代えて、BTN (Bi-stable Twisted Nematic) 型や強誘電型等といったメモリ性を有する双安定型や、高分子分散型や、GH (ゲストホスト) 型等といった液晶と用いることもできる。

【0148】ここで、GH 型液晶とは、分子の長軸方向と短軸方向とで可視光の吸収に異方性を有する染料 (すなわち、ゲスト) を一定の分子配列の液晶 (すなわち、ホスト) に溶解して、染料分子を液晶分子と平行に配列させた構造の液晶である。

【0149】また、電圧無印加時には液晶分子が両基板に対して垂直方向に配列する一方、電圧印加時には液晶分子が両基板に対して水平方向に配列する、という垂直配向 (すなわち、ホモトロピック配向) の構成とすることもできる。また、電圧無印加時には液晶分子が両基板に対して水平方向に配列する一方、電圧印加時には液晶分子が両基板に対して垂直方向に配列する、という平行配向、すなわち水平配向 (すなわち、ホモジニアス配向) の構成とすることもできる。

【0150】このように、本発明は、液晶や配向方式が異なる種々の液晶装置に適用できる。

【0151】次に、上記実施形態では、電気光学装置として液晶装置を例示したが、本発明を適用可能な電気光学装置としては、例えば、有機エレクトロルミネッセンス装置、無機エレクトロルミネッセンス装置、プラズマディスプレイ装置、電気泳動ディスプレイ装置 (EPD: Electrophoretic Display)、フィールドエミッションディスプレイ装置 (FED: Field Emission Display: 電界放出表示装置) 等が考えられる。

【0152】次に、上記実施形態では、電子機器として携帯電話機を例示したが、本発明を適用可能な電子機器としては、例えば、パーソナルコンピュータ、デジタル

スチルカメラ、腕時計型電子機器、PDA (Personal Digital Assistant)、テレビ、ビューファインダ型のビデオテープレコーダ、モニタ直視型のビデオテープレコーダ、カーナビゲーション装置、ページャ、電子手帳、電卓、ワードプロセッサ、ワークステーション、テレビ電話機、POS端末器等が挙げられる。

【図面の簡単な説明】

【図1】本発明を電子機器の一例である携帯電話機に適用した場合の一実施形態を示しており、特に、(a)はその携帯電話機を開いた状態を示し、(b)はその携帯電話機を閉じた状態を示している。

【図2】図1に示した携帯電話機の要部を分解して示す斜視図である。

【図3】本発明を電気光学パネルの一例である液晶パネル及び電気光学装置の一例である液晶装置に適用した場合の一実施形態を示す断面図である。

【図4】図3に示す液晶装置の斜視図である。

【図5】図3に示す液晶装置の内部の平面構造を示す平面断面図である。

【図6】本発明を電気光学パネルの一例である液晶パネル及び電気光学装置の一例である液晶装置に適用した場合の他の実施形態を示す平面断面図である。

【図7】本発明を電気光学パネルの一例である液晶パネル及び電気光学装置の一例である液晶装置に適用した場合のさらに他の実施形態を示す平面断面図である。

【図8】本発明に係る電気光学パネルで用いることができるスイッチング素子の一例を示す平面図である。

【図9】図8に示したスイッチング素子の1つを示す斜視図である。

【図10】本発明を電気光学パネルの一例である液晶パネル及び電気光学装置の一例である液晶装置に適用した場合のさらに他の実施形態を示す平面断面図である。

【図11】本発明を電気光学パネルの一例である液晶パネル及び電気光学装置の一例である液晶装置に適用した場合のさらに他の実施形態を示す平面断面図である。

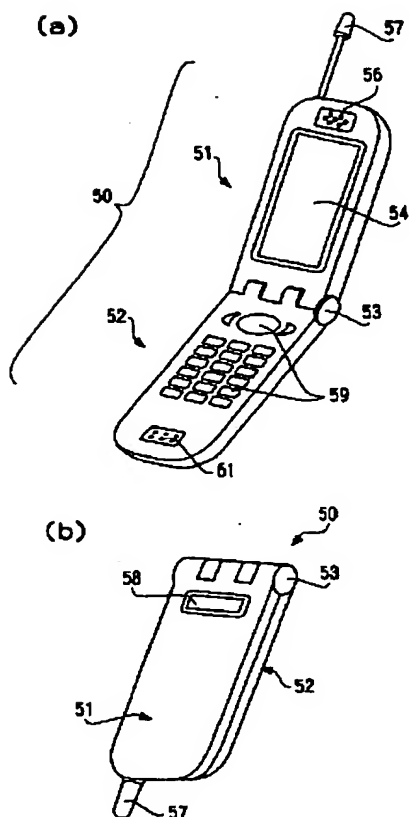
【図12】本発明を電気光学パネルの一例である液晶パネル及び電気光学装置の一例である液晶装置に適用した場合のさらに他の実施形態を示す平面断面図である。

【図13】本発明を電気光学パネルの一例である液晶パネル及び電気光学装置の一例である液晶装置に適用した場合のさらに他の実施形態を示す平面断面図である。

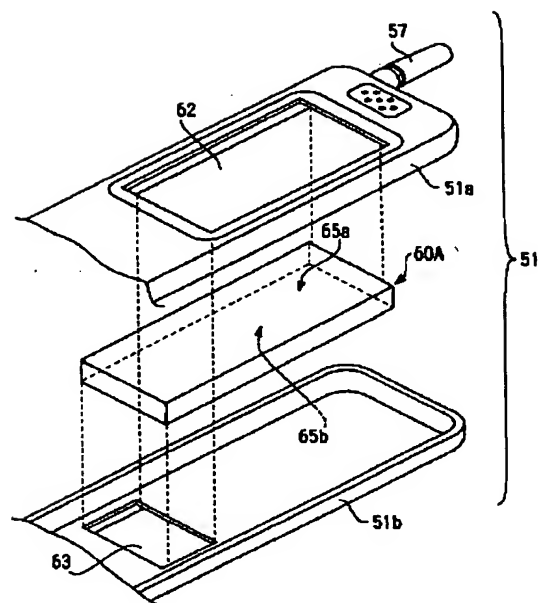
【符号の説明】

|  |              |
|--|--------------|
| 1 A, 1 B, 1 C, 1 D, 1 E, 1 F, 1 G        | メインディスプレイ    |
| 2 A, 2 B, 2 C, 2 D, 2 E, 2 F, 2 G        | サブディスプレイ     |
| 3 A, 3 B, 3 C, 3 D, 3 E, 3 F, 3 G        | 第1パネル        |
| 4 A, 4 B, 4 C, 4 D, 4 E, 4 F, 4 G        | 第2パネル        |
| 7, 67 a, 67 b                            | 駆動用IC        |
| 8 a, 78 a                                | 第1配線基板       |
| 8 b, 78 b                                | 第2配線基板       |
| 10 a, 80 a                               | 第1基板         |
| 10 b, 80 b                               | 第2基板         |
| 15 a                                     | 第1電極         |
| 15 b                                     | 第2電極         |
| 15 c                                     | 第3電極         |
| 15 d                                     | 第4電極         |
| 32, 97                                   | 第3配線         |
| 33, 93                                   | 第4配線         |
| 34, 36, 94, 96                           | 第2配線         |
| 35, 95                                   | 第1配線         |
| 50                                       | 携帯電話機(電子機器)  |
| 60 A, 60 B, 60 C, 60 D, 60 E, 60 F, 60 G | 液晶装置(電気光学装置) |
| 65 a                                     | 第1面          |
| 65 b                                     | 第2面          |
| 68                                       | 配線基板         |
| 73, 83                                   | ライン配線        |

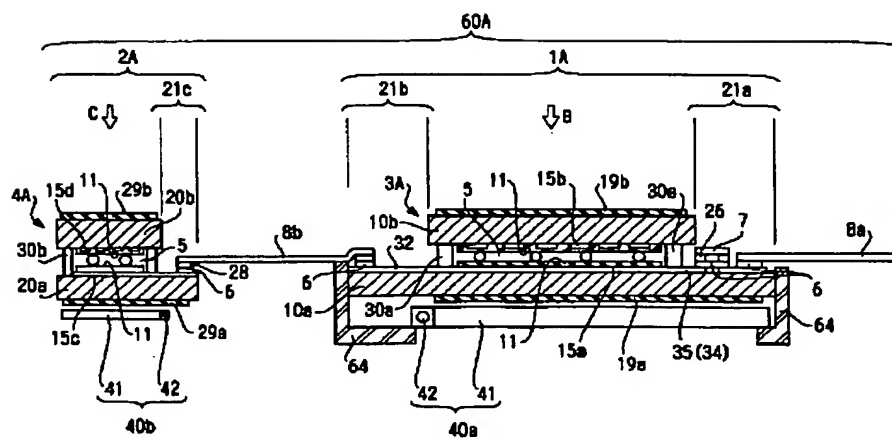
【図1】



【図2】

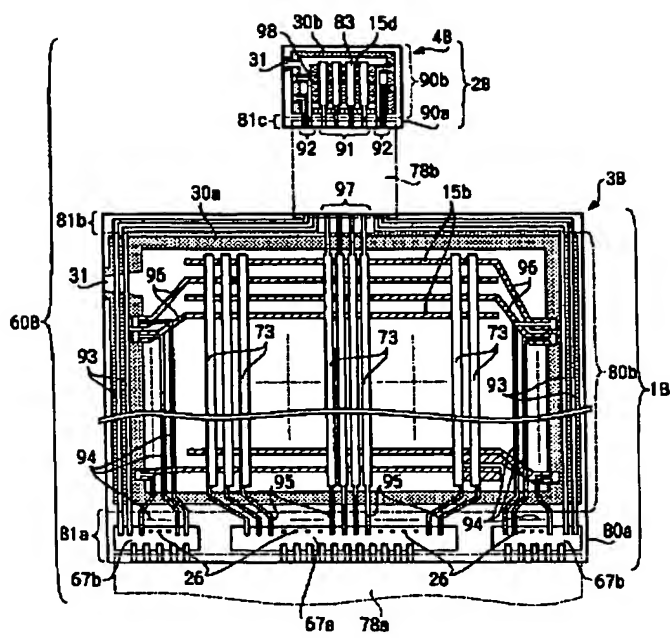


【図3】

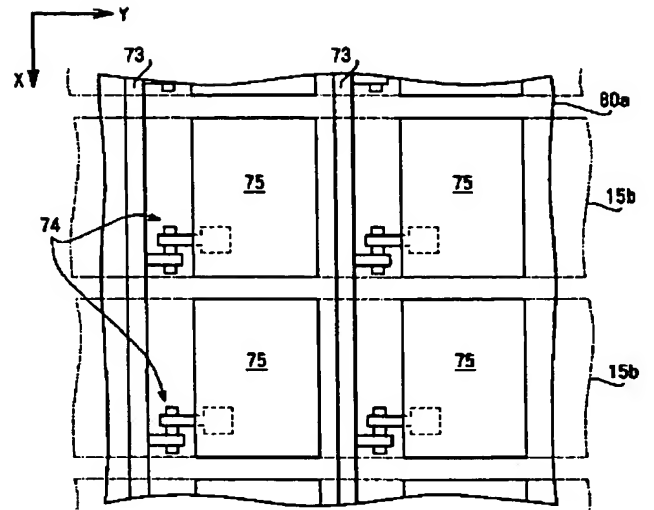




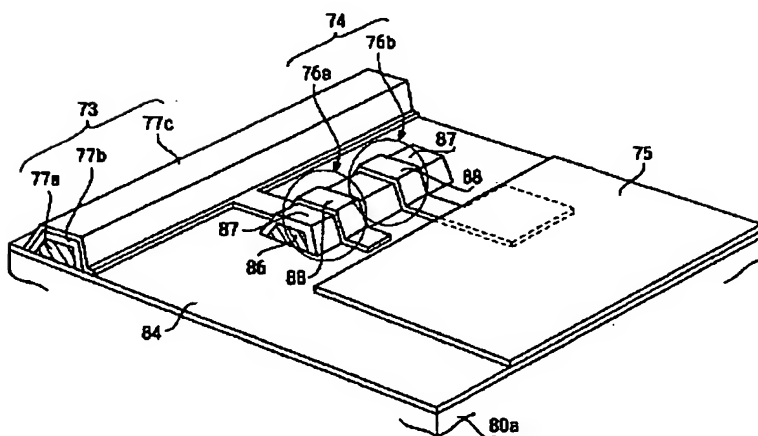
【図 6】



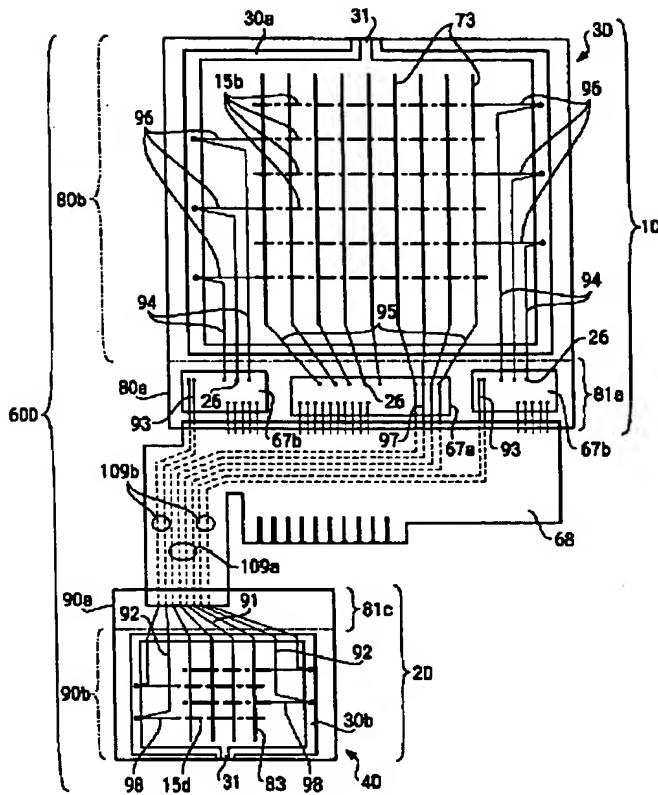
【図 8】



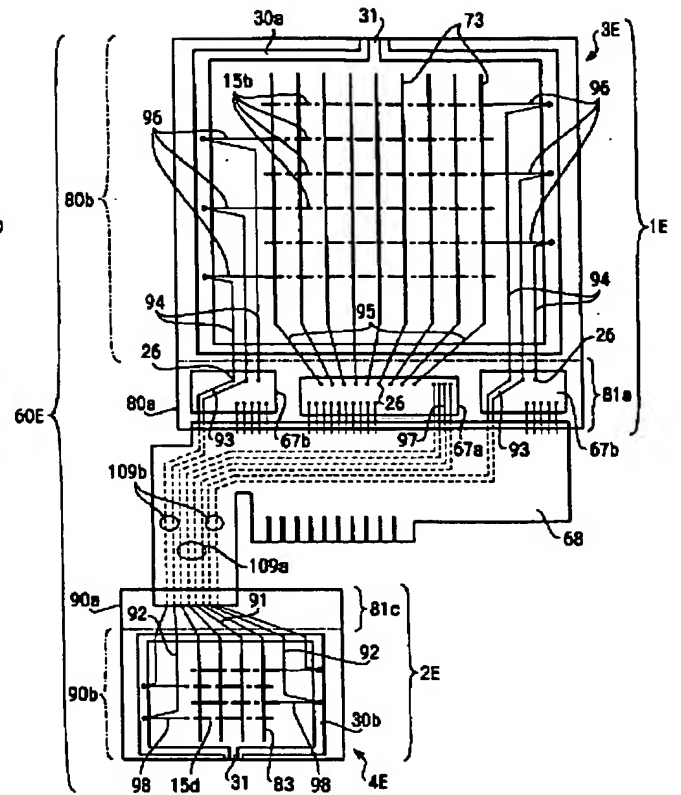
【図 9】



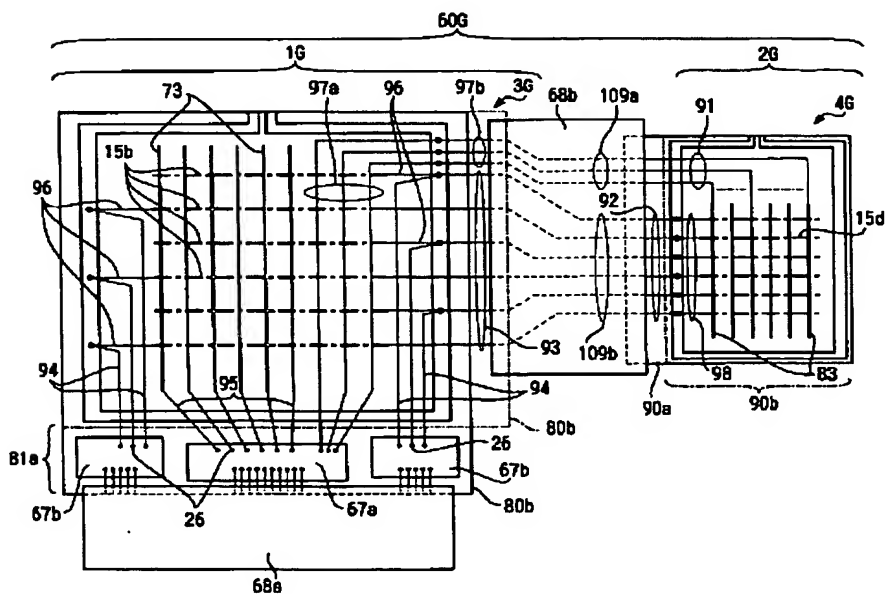
【図 10】



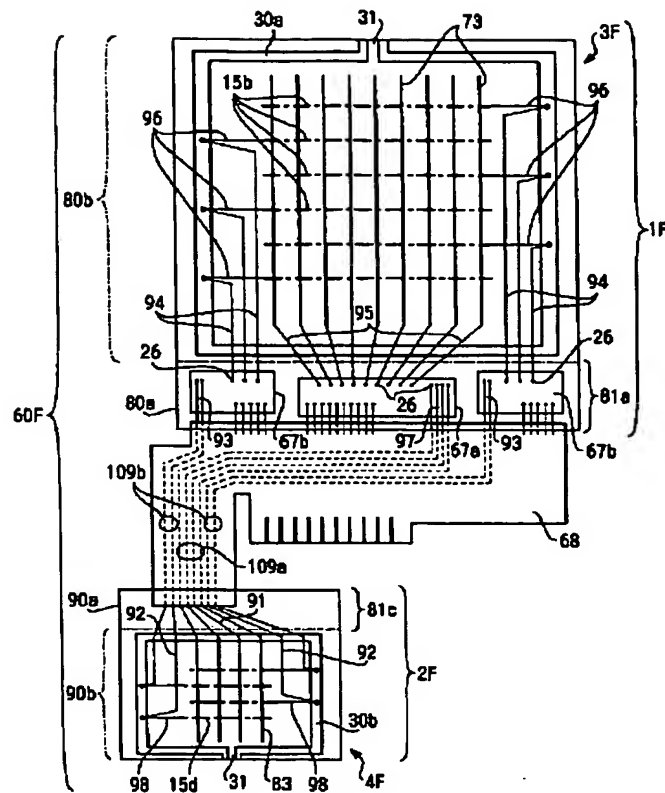
【図 11】



【図 13】



【図12】



フロントページの続き

(51) Int. Cl.<sup>7</sup>

G 0 9 G 3/20

識別記号

6 1 1

6 2 1

6 8 0

F I

G 0 9 G 3/20

テ-マ-コ-ト (参考)

6 1 1 F 5 G 4 3 5

6 2 1 M 5 K 0 2 3

6 8 0 D

6 8 0 G

3/36

H 0 4 M 1/02

3/36

H 0 4 M 1/02

A

C

(72) 発明者 佐藤 彰

長野県諏訪市大和3丁目3番5号 セイコ

ーエプソン株式会社内

(72) 発明者 宇敷 武義

長野県諏訪市大和3丁目3番5号 セイコ

ーエプソン株式会社内



F ターム(参考) 2H089 HA21 HA31 HA33 KA19 KA20  
QA13 QA16 TA01 TA07 UA09  
2H093 NA21 NA25 NC00 ND49 ND50  
ND54 NE01 NE07  
5C006 AA22 AF51 AF53 AF61 AF71  
BB12 BB16 BB17 BC03 BC11  
BC20 BC21 BC22 EB04 EB05  
FA01 FA41  
5C080 AA10 BB05 CC07 DD22 DD26  
DD27 DD28 FF11 FF12 JJ06  
5C094 AA22 BA01 BA43 DA08 DA09  
DB05 EA05 HA08  
5G435 AA16 BB12 EE37 EE47 KK09  
LL07 LL08  
5K023 AA07 BB00 DD08 HH07 LL01

**This Page is Inserted by IFW Indexing and Scanning  
Operations and is not part of the Official Record**

**BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ BLACK BORDERS
- ☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
- ☐ FADED TEXT OR DRAWING
- ☒ BLURRED OR ILLEGIBLE TEXT OR DRAWING
- ☐ SKEWED/SLANTED IMAGES
- ☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
- ☐ GRAY SCALE DOCUMENTS
- ☐ LINES OR MARKS ON ORIGINAL DOCUMENT
- ☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
- ☐ OTHER: \_\_\_\_\_

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.**